



Stecker: MOLEX Serie D-50L
Typ 52326-0401 (40-polig)

Adressierung pro Chip:						
A22	A21	A20	A19	A18	...	A1 A0
Bank						
22-Bit-Adresse (4 MByte)						

Jeder Chip enthält 4 Bänke.
Die Bänke 0..3 entsprechen den
4 einzelnen Chips auf den Karten
älterer Bauart.

A22	A21	bank
0	0	bank0
0	1	bank1
1	0	bank2
1	1	bank3

Die Signale A, B, C und D sind die
CS-Signale für die 4 einzelnen
Chips der älteren Karten.

IC1/CE = A & B
IC2/CE = C & D

Wahrheitstabelle für die Chip/Bankenwahl:

				IC1	IC2	IC1	IC2		
A	B	C	D	A21	A21	CE	CE	bank	
1	1	1	1	1	1	1	1	disable	
0	1	1	1	0	1	0	1	bank0	
1	0	1	1	1	1	0	1	bank1	
1	1	0	1	1	0	1	0	bank2	
1	1	1	0	1	1	1	0	bank3	

bank0 ist in IC1 mit A21=0
bank1 ist in IC1 mit A21=1
bank2 ist in IC2 mit A21=0
bank3 ist in IC3 mit A21=1

ROLAND SR/JV 60s/70s Board		
Stand	23.3.2002	Mo
Datum	Name	Blatt

Weitergabe und Vervielfältigung nur mit ausdrücklicher Genehmigung. Alle Rechte vorbehalten