



Adressierung pro Chip:					
A21	A20	A19	A18	...	
Bank				A1	A0
21-Bit-Adresse (4 MByte)					

Jeder Chip enthält 2 Bänke.
Die Bänke 0..3 entsprechen den
4 einzelnen Chips auf den Karten
älterer Bauart.

Die Signale A, B, C und D sind die
CS-Signale für die 4 einzelnen
Chips der älteren Karten.

IC1/CE = A & B
IC2/CE = C & D

Wahrheitstabelle für die Chip/Bankenwahl:

A	B	C	D	IC1 A21	IC2 A21	IC1 CE	IC2 CE	bank
1	1	1	1	1	1	1	1	disable
0	1	1	1	0	1	0	1	bank0
1	0	1	1	1	1	0	1	bank1
1	1	0	1	1	0	1	0	bank2
1	1	1	0	1	1	1	0	bank3

bank0 ist in IC1 mit A21=0
bank1 ist in IC1 mit A21=1
bank2 ist in IC2 mit A21=0
bank3 ist in IC2 mit A21=1

Stecker: MOLEX Serie D-50L
Typ 52326-0401 (40-polig)

Flash Card II			
Stand	Datum	Name	Blatt
	18.9.2002	Mo	
Weitergabe und Vervielfältigung nur mit ausdrücklicher Genehmigung. Alle Rechte vorbehalten			